



## Mitteilungen

März 2010

### Inhalt

1. Bericht vom Herbsttreffen am 12./13. November in Bommerholz
2. Bericht vom FG Energiebewusste Systeme und Methoden am 22./23. Februar 2010 in Hannover
3. EuroSys Konferenz in Paris vom 13.-16. April
4. Einrichten des „HPI Future SOC Lab“
5. Preis für Abschlussarbeit
6. Aufruf zur Herbsttreffen bei IBM in Böblingen am 14./15. Oktober 2010

Weitere Informationen finden Sie auf der Web-Seite der Fachgruppe:

<http://www.betriebssysteme.org/>

### 1. Herbsttreffen am 12./13. November 2009 in Bommerholz

Das diesjährige Herbsttreffen der Fachgruppe wurde von Olaf Spinczyk und seiner Arbeitsgruppe an der TU Dortmund organisiert. Es fand im Universitätskolleg in Witten/Bommerholz statt. Das Motto der Veranstaltung lautete "Systemsoftware für die Hardware von morgen". Sie hatte zum Ziel, die aktuellen Entwicklungen in Bereich der Hardware wie "Multi- und Manycore-Systeme", "Transaktionaler Speicher", "Persistente Speicher" und vieles mehr zu reflektieren und die Konsequenzen für aktuelle und zukünftige Systemsoftware zu erörtern. Unserem Aufruf zu diesem Treffen folgten 44 Teilnehmer aus Universitäten, der Industrie, von Fachhochschulen und Forschungsinstituten. Damit war das Universitätskolleg ausgebucht.

Das attraktive und kompakte Vortragsprogramm bestand aus drei Sessions. Zunächst ging es um "Aktuelle Trends und Visionen". Hier stellten Teilnehmer von AMD und Intel ihre Sicht der aktuellen Entwicklungen dar und diskutierten resultierende Herausforderungen für die Systemsoftware-Forschung. Des weiteren wurde eine neue DFG-Transregio-Initiative der Universitäten Erlangen und Karlsruhe vorgestellt. In den Sessions "Systemsoftware für neue

Hardware" und "Neue Hardware für Systemsoftware" stellten sieben weitere Teilnehmer ihre aktuellen Forschungsarbeiten zum Thema vor. Ein Höhepunkt der Tagung war die hochkarätig besetzte und lebhaft Podiumsdiskussion. Teilnehmer waren die Professoren Wolfgang Karl (Karlsruhe), Peter Marwedel (Dortmund), Andreas Polze (Potsdam) und Wolfgang Schröder-Preikschat (Erlangen) sowie Kurt Garloff von Novell Inc. und Chris Schläger, Leiter des AMD Operating Systems Research Centers.

Das gesamte Programm der Tagung inklusive aller Positionspapiere und Vortragsfolien findet man unter folgender URL:

<http://www.betriebssysteme.org/Aktivitaeten/Treffen/2009-Bommerholz/Programm/>

Die ruhige und abgeschiedene Lage des Universitätskollegs und nicht zuletzt die von der ausrichtenden Arbeitsgruppe gemixten Betriebssystem-Cocktails sorgten für eine produktive und kreative Atmosphäre.

## **2. FG Energiebewusste Systeme und Methoden**

Am Rande der ARCS Konferenz fand zum dritten Mal das Fachgespräch „Energiebewusste Systeme und Methoden“ statt, das zusammen mit der Fachgruppe KuVS ausgerichtet wurde. Rund 30 Teilnehmer trafen sich in Hannover und diskutierten Beiträge aus den Bereichen

- Dynamic Voltage Scaling, Scheduling
- Sensor Networks
- Protocols and Simulation

Das Fachgespräch wurde durch einen eingeladenen Vortrag von Dr. Engel und Prof. Marwedel von der TU Dortmund zum Thema „Plea for a Holistic Analysis of the Relationship between Information Technology and Carbon-Dioxide Emissions“ eröffnet.

Das gesamte Programm findet sich unter

<http://www7.informatik.uni-erlangen.de/~dressler/fg-energie/2010/program.shtml>

## **3. ACM EuroSys Konferenz in Paris vom 13.-16. April**

Nach dem großen Erfolg der EuroSys Konferenz in Nürnberg im vergangenen Jahr findet diese Veranstaltung 2010 in Paris statt. Die Konferenz wird von 5 Tutorials und 7 Workshops begleitet. Insbesondere der „Workshop on Isolation and Integration for Dependable Systems (IIDS)“ wird von aktiven Mitgliedern unserer Fachgruppe (Michael Engel, Rüdiger Kapitza, Jörg Nolte, Hans P. Reiser und Olaf Spinczyk) organisiert. Eine Registrierung für Konferenz, Workshop und Tutorials ist noch bis zum 15.3. möglich. <http://eurosyst2010.sigops-france.fr>

## **4. Einrichtung des „HPI Future SOC Lab“ in Potsdam**

In Zusammenarbeit mit Industriepartnern wie Intel, Fujitsu, HP und SAP richten derzeit das HPI ein „HPI Future SOC Lab“ ein, in dem neueste, am Markt noch nicht erhältliche Hardware (Intels 48-Core Single Chip Cloud Computer, etc.) und Software für Forschungszwecke unentgeltlich zugänglich gemacht wird. Im Einvernehmen mit den beteiligten Industriepartnern soll dieses Labor nicht nur für HPI-Forscher sondern für die ganze interessierte akademische Community offen stehen. [http://www.hpi.uni-potsdam.de/forschung/future\\_SOC\\_lab](http://www.hpi.uni-potsdam.de/forschung/future_SOC_lab)

## **5. Preis für Abschlussarbeit**

Die Fachgruppe Betriebssysteme zeichnet beim nächsten Herbsttreffen eine Abschlussarbeit (Diplom oder Master) mit 500 € Preisgeld aus, die in der Zeit vom Juli 2009 - Juni 2010 abgeschlossen wurde. Die Arbeit muss von dem Absolventen auf dem Herbsttreffen im Rahmen eines Vortrags auch vorgestellt werden können. Wir bitten die Betreuer, herausragender Arbeiten zusammen mit einem 1-seitigen Gutachten bis zum 30. Juni per Email an [bellosa@kit.edu](mailto:bellosa@kit.edu) zu nominieren. Die Bekanntgabe des Preisträgers erfolgt Ende Juli 2010.

## **6. Ankündigung des Fachgruppentreffen am 14./15. Oktober 2010 in Böblingen**

Das nächste Fachgruppentreffen wird am 14. und 15. Oktober 2010 auf Einladung der IBM im Labor in Böblingen stattfinden. Neben Vorträgen zu aktuellen Arbeiten aus der Fachgruppe freuen wir uns auf Beiträge zum Thema „System z“ und „Linux auf dem Mainframe“.

**Die Fachgruppenleitung wünscht allen Mitgliedern einen schönen Sommer!**